

Quadro de Cargas									
Circ.	Descrição	Pot. VA	ODQ.TER		BUCOS 2-PANORAMA		TERMOF		Fase
			Corr.	A	Pick. A	Corr.	Cond.	mm²	
1	LUMINACAO	945,0	7,2	2	10A	2,5	2	10A	B
2	LUMINACAO	945,0	4,30	2	10A	2,5	2	10A	B
3	LUMINACAO	1125,0	5,11	2	10A	2,5	2	10A	BC
AC1	AR CONDICIONADO	5000,0	22,73	2	25A	4	2	25A	C
AC2	AR CONDICIONADO	5000,0	22,73	2	25A	4	2	25A	BC
AC3	AR CONDICIONADO	5000,0	22,73	2	25A	4	2	25A	BC
AC4	AR CONDICIONADO	5000,0	22,73	2	25A	4	2	25A	C
AC5	AR CONDICIONADO	5000,0	22,73	2	25A	4	2	25A	C
ALB	LUMINACAO	3400,0	15,46	2	20A	4	2	20A	BC
ALC	LUMINACAO	3400,0	15,46	2	20A	4	2	20A	AB
ELB	ELEVADOR	1500,0	6,68	2	16A	4	2	16A	BC
EM	LUMINACAO	1500,0	0,68	2	10A	2,5	2	10A	C
10	COMPUTADORES	1400,0	11,02	1	16A	4	2	16A	BC
12	EQUIPAMENTOS	800,0	6,30	2	16A	2,5	2	16A	BC
13	EQUIPAMENTOS	1200,0	9,45	2	16A	2,5	2	16A	BC
14	EQUIPAMENTOS	2000,0	9,09	2	16A	2,5	2	16A	AB
15	WCs	1200,0	9,45	1	16A	2,5	2	16A	BC
16	WCs	1200,0	8,27	1	10A	2,5	2	10A	B
17	WCs	1200,0	9,45	1	16A	2,5	2	16A	BC
18	COMPUTADORES	700,0	5,51	1	10A	2,5	2	10A	BC
19	MESSELAGERIA	1200,0	7,87	1	10A	2,5	2	10A	B
110	COMPUTADORES	700,0	5,51	1	10A	2,5	2	10A	B
111	EQUIPAMENTOS	1600,0	12,60	1	16A	4	2	16A	C
112	EQUIPAMENTOS	2000,0	9,09	2	16A	2,5	2	16A	AB
113	EQUIPAMENTOS	2000,0	9,09	2	16A	2,5	2	16A	AB
114	EQUIPAMENTOS	1000,0	7,87	1	10A	2,5	2	10A	B
115	COMPUTADORES	700,0	5,51	1	10A	2,5	2	10A	B
116	TUGA	1200,0	9,45	1	16A	2,5	2	16A	B
117	TUGA	1200,0	9,45	1	16A	2,5	2	16A	A
118	VENTILADOR	1200,0	9,45	1	16A	2,5	2	16A	A
RES1	RESERVA	500,0	3,94	1	10A	0	2	10A	C
RES2	RESERVA	500,0	3,94	1	10A	0	2	10A	C
RES3	RESERVA	500,0	3,94	1	10A	0	2	10A	C
RES4	RESERVA	500,0	2,27	1	10A	0	2	10A	C
RES5	RESERVA	500,0	2,27	1	10A	0	2	10A	C
RES6	RESERVA	500,0	2,27	1	10A	0	2	10A	C
Total		63850,0							
Amor. Co=3n		63850,0	112,70	3	125A	0,45	50	ABC	

Potência Demandada: 70X (44789,5 VA) (44789,5 VA)

Corrente nos cabos: A=164BA B=148BA C=116,4A

[illegible][illegible]

QDC-3

terra Neutral

QDC-3

L.CONT

L.FQB

LINF1

LINF2

L.NUTR

A B C

[illegible][illegible]

The diagram illustrates a 12-channel multiplexer system. It features a 12-channel multiplexer (MUX) with 12 inputs (C1-C12) and 12 outputs (RES.1-RES.12). The inputs are connected to a 12-channel multiplexer (MUX) which is controlled by a 12-bit address (A, B, C). The outputs are connected to a 12-channel multiplexer (MUX) which is controlled by a 12-bit address (A, B, C). The diagram also shows a 12-channel multiplexer (MUX) which is controlled by a 12-bit address (A, B, C). The diagram is labeled 'LCONT' and 'E1'.



**PROJ. EXECUTIVO E LEGAIS VISANDO A REGULARIZAÇÃO DA ETEC FERNANDO FEBELIANO DA COSTA**

---

<p> <math>\max Q</math> </p>	<p> 0121 2010 </p>
------------------------------	--------------------

DIAGRAMAS TRIFILARES DOS QUADROS PARCIAIS 02/02

COLABORADORES	CREA	FUNÇÃO
---------------	------	--------

SAMMY ALVES DE LIMA 5069338600 TEG. ELETROTEC.

DADOS / FONTES DE REFERÊNCIA

0121-15\_ELE-PE-0605-R01-DIG.dwg

---

R01	CONFORME ANÁLISE DE PROJETOS Nº 13/2019 - DP / DPS	JAN/2020	SAL
classific	procedim	data	assinatura

ELE-PE-0605	
AUTOR DO PROJETO - INSTALAÇÕES	UNID. PROJETOS

SUPERVISOR DE PROJETOS - INSTALAÇÕES	UNID. PROJETOS	REVISÃO
		01

RESPONSÁVEL TÉCNICO	DIRETORIA DE ENGENHARIA	FORMATO	ESC. PLTAGEM
---------------------	-------------------------	---------	--------------

---

SEM ESCALA

DATA EMISSIONE INQUIL  
NOVEMBRE/2019

AO 1x